

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
13. Januar 2005 (13.01.2005)

PCT

(10) Internationale Veröffentlichungsnummer  
**WO 2005/003962 A2**

(51) Internationale Patentklassifikation<sup>7</sup>: **G06F 9/40**

(21) Internationales Aktenzeichen: PCT/DE2004/001299

(22) Internationales Anmeldedatum:  
22. Juni 2004 (22.06.2004)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:  
103 28 208.4 24. Juni 2003 (24.06.2003) DE  
103 32 700.2 18. Juli 2003 (18.07.2003) DE

(71) Anmelder (*für alle Bestimmungsstaaten mit Ausnahme von US*): ROBERT BOSCH GMBH [DE/DE]; Postfach 30 02 20, 70442 Stuttgart (DE).

(72) Erfinder; und  
(75) Erfinder/Anmelder (*nur für US*): WEIBERLE, Reinhard [DE/DE]; Kalkaeckerstr. 10, 71665 Vaihingen/Enz

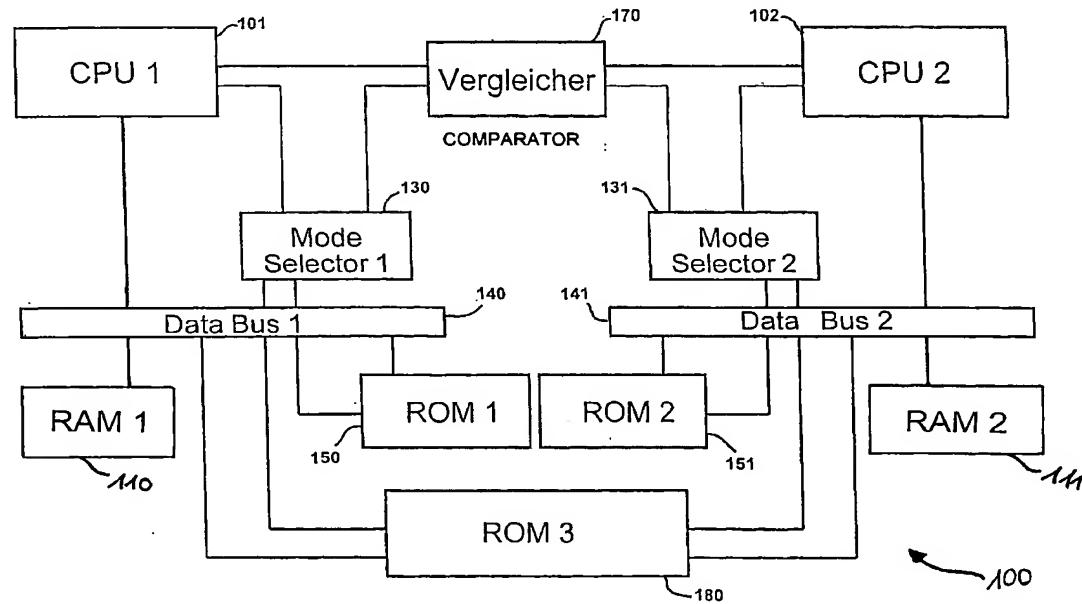
(DE). MUELLER, Bernd [DE/DE]; Danzigerstr. 3, 70825 Kornthal (DE). ANGERBAUER, Ralf [DE/DE]; Clara-Schumann-Str. 4, 71701 Schwieberdingen (DE). GMEHLICH, Rainer [DE/DE]; Hoehenweg 2, 71254 Ditzingen (DE). BENZ, Stefan [DE/DE]; Pulsstr. 16, 70794 Filderstadt (DE).

(81) Bestimmungsstaaten (*soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart*): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

*[Fortsetzung auf der nächsten Seite]*

(54) Title: METHOD FOR SWITCHING BETWEEN AT LEAST TWO OPERATING MODES OF A PROCESSOR UNIT AND CORRESPONDING PROCESSOR UNIT

(54) Bezeichnung: VERFAHREN ZUR UMSCHALTUNG ZWISCHEN WENIGSTENS ZWEI BETRIEBSMODI EINER PROZESSOREINHEIT SOWIE ENTSPRECHENDE PROZESSOREINHEIT



(57) Abstract: The invention relates to a method for switching between at least two operating modes of a processor unit comprising at least two execution units. Said method is characterised in that a switch from a first operating mode to a second operating mode is triggered when the processor unit accesses a predefined memory address.

*[Fortsetzung auf der nächsten Seite]*

WO 2005/003962 A2



(84) **Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart):** ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

**Veröffentlicht:**

— ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

---

(57) **Zusammenfassung:** Verfahren zur Umschaltung zwischen wenigstens zwei Betriebsmodi einer Prozessoreinheit mit wenigstens zwei Ausführungseinheiten dadurch gekennzeichnet, dass ein Wechsel von einem ersten Betriebsmodus in einen zweiten Betriebsmodus dadurch ausgelöst wird, dass durch die Prozessoreinheit auf eine vorgegebene Speicheradresse zugegriffen wird.